

---

**Modulbezeichnung:** Halbleiterbauelemente (HBEL) 5 ECTS  
 (Semiconductor Devices)

Modulverantwortliche/r: Tobias Dirnecker  
 Lehrende: Christian Martens, Tobias Dirnecker

---

Startsemester: SS 2021	Dauer: 1 Semester	Turnus: halbjährlich (WS+SS)
Präsenzzeit: 60 Std.	Eigenstudium: 90 Std.	Sprache: Deutsch

---

**Lehrveranstaltungen:**

Das Tutorium Halbleiterbauelemente stellt ein zusätzliches Angebot an die Studierenden zur Prüfungsvorbereitung dar. Es handelt sich dabei um eine freiwillige Wahlveranstaltung.

Halbleiterbauelemente (SS 2021, Vorlesung, 2 SWS, Tobias Dirnecker)

Übungen zu Halbleiterbauelemente (SS 2021, Übung, 2 SWS, Christian Martens)

Tutorium Halbleiterbauelemente (SS 2021, optional, Tutorium, 2 SWS, Christian Martens)

---

**Empfohlene Voraussetzungen:**

Grundlagen der Elektrotechnik I

---

**Inhalt:**

Das Modul "Halbleiterbauelemente" vermittelt den Studierenden der Elektrotechnik die physikalischen Grundlagen moderner Halbleiterbauelemente. Der erste Teil der Vorlesung befasst sich nach einer Einleitung in die moderne Halbleitertechnik und Halbleitertechnologie mit der Behandlung von Ladungsträgern in Metallen und Halbleitern; und es werden die wesentlichen elektronischen Eigenschaften der Festkörper zusammengefasst. Darauf aufbauend werden im Hauptteil der Vorlesung die Grundelemente aller Halbleiterbauelemente - pn-Übergang, Schottky-Kontakt und MOS-Varaktor - detailliert dargestellt. Damit werden dann zum Abschluss die beiden wichtigsten Transistorkonzepte - der Bipolartransistor und der MOS-gesteuerte Feldeffekttransistor (MOSFET) - ausführlich behandelt. Ein Ausblick, der die gesamte Welt der halbleiterbasierten Bauelemente für Logik- & Hochfrequenzanwendungen, Speicher- und leistungselektronischen Anwendungen beleuchtet, runden die Vorlesung ab.

**Lernziele und Kompetenzen:**

Die Studierenden

*Fachkompetenz*

*Verstehen*

- verstehen grundlegende physikalische Vorgänge (u.a. Drift, Diffusion, Generation, Rekombination) im Halbleiter
- interpretieren Informationen aus Bänderdiagrammen

*Anwenden*

- beschreiben die Funktionsweisen moderner Halbleiterbauelemente
- berechnen Kenngrößen der wichtigsten Bauelemente
- übertragen - ausgehend von den wichtigsten Bauelementen, wie Dioden, Bipolartransistoren und Feldeffekttransistoren - diese Funktionsprinzipien auf Weiterentwicklungen für spezielle Anwendungsgebiete wie Leistungselektronik oder Optoelektronik

*Analysieren*

- diskutieren das Verhalten der Bauelemente z.B. bei hohen Spannungen oder erhöhter Temperatur

**Literatur:**

- Vorlesungsskript, am LEB erhältlich
- R. Müller: Grundlagen der Halbleiter-Elektronik, Band 1 der Reihe Halbleiter-Elektronik, Springer-Verlag, Berlin, 2002
- D.A. Neamen: Semiconductor Physics and Devices: Basic Principles, McGraw-Hill (Richard D. Irwin Inc.), 2002
- Th. Tille, D. Schmitt-Landsiedel: Mikroelektronik, Springer-Verlag, Berlin, 2004
- S.K. Banerjee, B.G. Streetman: Solid State Electronic Devices, Prentice Hall, 2005

---

### Verwendbarkeit des Moduls / Einpassung in den Musterstudienplan:

Das Modul ist im Kontext der folgenden Studienfächer/Vertiefungsrichtungen verwendbar:

#### [1] Berufspädagogik Technik (Bachelor of Science)

(Po-Vers. 2020w | TechFak | Berufspädagogik Technik (Bachelor of Science) | Gesamtkonto | Halbleiterbauelemente)

Dieses Modul ist daneben auch in den Studienfächern "247#56#H", "Artificial Intelligence (Master of Science)", "Berufspädagogik Technik (Master of Education)", "Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science)", "Energietechnik (Master of Science)", "Informatik (Bachelor of Science)", "Informatik (Master of Science)", "Mathematik (Bachelor of Science)", "Mechatronik (Bachelor of Science)", "Medizintechnik (Bachelor of Science)", "Medizintechnik (Master of Science)", "Nanotechnologie (Master of Science)", "Wirtschaftsingenieurwesen (Bachelor of Science)", "Wirtschaftsingenieurwesen (Master of Science)" verwendbar.

---

### Studien-/Prüfungsleistungen:

Halbleiterbauelemente (Prüfungsnummer: 25901)

(englische Bezeichnung: Semiconductor Devices)

Prüfungsleistung, Klausur, Dauer (in Minuten): 90

Anteil an der Berechnung der Modulnote: 100%

Erstablingung: SS 2021, 1. Wdh.: WS 2021/2022

1. Prüfer: Tobias Dirnecker

---

### Organisatorisches:

Unterlagen zur Vorlesung über StudOn