

**Modulbezeichnung:** Hardware-Beschreibungssprache VHDL (VHDL-D) **2.5 ECTS**  
(Hardware Description Language VHDL)

Modulverantwortliche/r: Jürgen Frickel  
Lehrende: Jürgen Frickel

|                        |                       |                              |
|------------------------|-----------------------|------------------------------|
| Startsemester: SS 2021 | Dauer: 1 Semester     | Turnus: halbjährlich (WS+SS) |
| Präsenzzeit: 30 Std.   | Eigenstudium: 45 Std. | Sprache: Deutsch             |

**Lehrveranstaltungen:**

Hardware-Beschreibungssprache VHDL (SS 2021, Vorlesung mit Übung, 2 SWS, Jürgen Frickel)

**Inhalt:**

Vorlesung mit integrierter Rechnerübung zur Syntax und zur Anwendung der Hardware-Beschreibungssprache VHDL (Very High Speed Integrated Circuit Hardware Description Language) nach dem Sprachstandard IEEE 1076-1987 und 1076-1993, Anwendung von VHDL zum Entwurf von FPGAs in der Praxis.

- Konzepte und Konstrukte der Sprache VHDL
- Beschreibung auf Verhaltens- und Register-Transfer-Ebene
- Simulation und Synthese auf der Gatterlogik-Ebene
- Verwendung professioneller Software-Tools (Xilinx Vivado)
- Vorlesung mit integrierten Rechner-Übungen (Labs)
- Kursmaterial ist englisch-sprachig, die Vorlesungssprache deutsch

Zielgruppe sind Hörer aller Fachrichtungen, die sich mit dem Entwurf, Simulation und Synthese digitaler Systeme und Schaltungen beschäftigen wollen.

**Lernziele und Kompetenzen:**

*Fachkompetenz*

*Wissen*

Die Studierenden können Begriffe und Definitionen einer Hardware-Beschreibungssprache (hier VHDL) darlegen.

*Verstehen*

Die Studierenden verstehen den Zusammenhang bzw. die Transformation zwischen einer Hardware-Struktur und deren Abbildung in einer Hardware-Beschreibungssprache in beiden Richtungen.

*Analysieren*

Die Studierenden klassifizieren ein gewünschtes Systemverhalten, strukturieren dieses in Teilmodule, und realisieren die Teilmodule bzw. das System in der Hardware-Beschreibungssprache.

*Evaluierten (Beurteilen)*

Die Studierenden schätzen VHDL-Modelle bezüglich des quantitativen und qualitativen Hardware-Aufwandes ein, überprüfen diese gegen vorliegende Randbedingungen (constraints), und vergleichen sie mit alternativen Lösungen.

*Lern- bzw. Methodenkompetenz*

Die theoretischen Inhalte der Sprache können durch Einsatz eines Simulations- und Synthesewerkzeuges im praktischen Einsatz selbständig verifiziert und deren Verständnis vertieft werden.

*Sozialkompetenz*

Die Studierenden stärken ihre Fähigkeit, vorliegende Aufgabenstellungen in Gruppenarbeit gemeinsam zu lösen.

**Verwendbarkeit des Moduls / Einpassung in den Musterstudienplan:**

Das Modul ist im Kontext der folgenden Studienfächer/Vertiefungsrichtungen verwendbar:

**[1] Berufspädagogik Technik (Bachelor of Science)**

(Po-Vers. 2011 | TechFak | Berufspädagogik Technik (Bachelor of Science) | Studienrichtung Elektrotechnik und Informationstechnik | Gesamtkonto | Wahlpflichtmodule Fachwissenschaft | Hardware-Beschreibungssprache VHDL)

**[2] Berufspädagogik Technik (Bachelor of Science)**

(Po-Vers. 2020w | TechFak | Berufspädagogik Technik (Bachelor of Science) | Gesamtkonto | Wahlpflichtmodule Fachwissenschaft | Hardware-Beschreibungssprache VHDL)

- [3] **Berufspädagogik Technik (Master of Education)**  
(Po-Vers. 2010 | TechFak | Berufspädagogik Technik (Master of Education) | Studienrichtung Elektro- und Informationstechnik (Masterprüfungen) | Wahlpflichtmodule Fachwissenschaft | Hardware-Beschreibungssprache VHDL)
- [4] **Berufspädagogik Technik (Master of Education)**  
(Po-Vers. 2018w | TechFak | Berufspädagogik Technik (Master of Education) | Gesamtkonto | Wahlpflichtmodule Fachwissenschaft | Hardware-Beschreibungssprache VHDL)
- [5] **Berufspädagogik Technik (Master of Education)**  
(Po-Vers. 2020w | TechFak | Berufspädagogik Technik (Master of Education) | Gesamtkonto | Wahlpflichtmodule Fachwissenschaft | Hardware-Beschreibungssprache VHDL)
- [6] **Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science): 5-6. Semester**  
(Po-Vers. 2007 | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science) | Studienrichtungen (Wahlpflichtmodule) | Studienrichtung Mikroelektronik | Vertiefungsmodule Mikroelektronik | Hardware-Beschreibungssprache VHDL (vhb:Online-Kurs))
- [7] **Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science): 5-6. Semester**  
(Po-Vers. 2009 | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science) | Wahlfächer | Technische Wahlfächer (aus dem Angebot der Technischen Fakultät frei wählbar) | Hardware-Beschreibungssprache VHDL)
- [8] **Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science): 5-6. Semester**  
(Po-Vers. 2009 | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science) | Studienrichtungen | Studienrichtung Mikroelektronik | Vertiefungsmodule (Wahlpflichtmodule) Mikroelektronik | Hardware-Beschreibungssprache VHDL (vhb:Online-Kurs))
- [9] **Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science)**  
(Po-Vers. 2017w | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science) | Technische Wahlfächer (aus dem Angebot der Technischen Fakultät frei wählbar) | Hardware-Beschreibungssprache VHDL)
- [10] **Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science)**  
(Po-Vers. 2017w | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science) | Studienrichtung Mikroelektronik | Vertiefungsmodule Mikroelektronik | Hardware-Beschreibungssprache VHDL)
- [11] **Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science)**  
(Po-Vers. 2019w | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science) | Gesamtkonto | Wahlfächer | Technische Wahlfächer (aus dem Angebot der Technischen Fakultät frei wählbar) | Hardware-Beschreibungssprache VHDL)
- [12] **Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science)**  
(Po-Vers. 2019w | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science) | Gesamtkonto | Studienrichtung Mikroelektronik | Kern- und Vertiefungsmodule Mikroelektronik | Vertiefungsmodule Mikroelektronik | Hardware-Beschreibungssprache VHDL)
- [13] **Elektrotechnik, Elektronik und Informationstechnik (Master of Science): 1-4. Semester**  
(Po-Vers. 2010 | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Master of Science) | Studienrichtung Mikroelektronik | Vertiefungsmodule Mikroelektronik | Hardware-Beschreibungssprache VHDL (vhb:Online-Kurs))
- [14] **Elektrotechnik, Elektronik und Informationstechnik (Master of Science)**  
(Po-Vers. 2015s | TechFak | Elektrotechnik, Elektronik und Informationstechnik (Master of Science) | Gesamtkonto | Studienrichtung Mikroelektronik | Vertiefungsmodule Mikroelektronik | Hardware-Beschreibungssprache VHDL)
- [15] **Information and Communication Technology (Master of Science)**  
(Po-Vers. 2019s | TechFak | Information and Communication Technology (Master of Science) | Gesamtkonto | Pflicht- und Wahlpflichtmodule der Studienschwerpunkte | Schwerpunkt Embedded Systems | Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems | Hardware-Beschreibungssprache VHDL)
- [16] **Informations- und Kommunikationstechnik (Master of Science)**  
(Po-Vers. 2010 | TechFak | Informations- und Kommunikationstechnik (Master of Science) | Gesamtkonto | Schwerpunkte im Masterstudium | Schwerpunkt Eingebettete Systeme | Wahlpflichtmodule | Wahlpflichtmodul aus EEI im Schwerpunkt Eingebettete Systeme | Hardware-Beschreibungssprache VHDL)
- [17] **Informations- und Kommunikationstechnik (Master of Science)**  
(Po-Vers. 2010 | TechFak | Informations- und Kommunikationstechnik (Master of Science) | Gesamtkonto | Schwerpunkte im Masterstudium | Schwerpunkt Realisierung von Informations- und Kommunikationssystemen | Wahlpflichtmodule | Wahlpflichtmodul aus EEI im Schwerpunkt Realisierung von Informations- und Kommunikationssystemen | Hardware-Beschreibungssprache VHDL)

- [18] **Informations- und Kommunikationstechnik (Master of Science)**  
(Po-Vers. 2016s | TechFak | Informations- und Kommunikationstechnik (Master of Science) | Gesamtkonto | Schwerpunkte im Masterstudium | Schwerpunkt Eingebettete Systeme | Wahlpflichtmodule | Wahlpflichtmodul aus EEI im Schwerpunkt Eingebettete Systeme | Hardware-Beschreibungssprache VHDL)
- [19] **Mechatronik (Master of Science)**  
(Po-Vers. 2010 | TechFak | Mechatronik (Master of Science) | Gesamtkonto | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [20] **Mechatronik (Master of Science)**  
(Po-Vers. 2012 | TechFak | Mechatronik (Master of Science) | Mechatronik (Studienbeginn bis 30.09.2020) | Gesamtkonto | M3 Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [21] **Mechatronik (Master of Science)**  
(Po-Vers. 2020w | TechFak | Mechatronik (Master of Science) | Mechatronik (Studienbeginn ab 01.10.2020) | Gesamtkonto | M3 Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [22] **Wirtschaftsingenieurwesen (Bachelor of Science)**  
(Po-Vers. 2009 | TechFak | Wirtschaftsingenieurwesen (Bachelor of Science) | Studienrichtung Informations- und Kommunikationssysteme | weiterer Bachelorprüfungen | Ingenieurwissenschaftlicher Bereich | Wahlbereich | Technische Wahlmodule | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [23] **Wirtschaftsingenieurwesen (Bachelor of Science)**  
(Po-Vers. 2009 | TechFak | Wirtschaftsingenieurwesen (Bachelor of Science) | Studienrichtung Maschinenbau | weitere Bachelorprüfungen | Ingenieurwissenschaftlicher Bereich | Wahlbereich | Technische Wahlmodule | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [24] **Wirtschaftsingenieurwesen (Bachelor of Science)**  
(Po-Vers. 2018w | TechFak | Wirtschaftsingenieurwesen (Bachelor of Science) | Studienrichtung Elektrotechnik (Studienbeginn ab 01.10.2018) | Gesamtkonto | Technische Wahlmodule und Hochschulpraktikum | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [25] **Wirtschaftsingenieurwesen (Master of Science)**  
(Po-Vers. 2009 | TechFak | Wirtschaftsingenieurwesen (Master of Science) | Masterstudiengang Wirtschaftsingenieurwesen (bis 30.09.2018) | Gesamtkonto | Ingenieurwissenschaftliche Studienrichtungen | Technische Wahlmodule | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [26] **Wirtschaftsingenieurwesen (Master of Science)**  
(Po-Vers. 2018w | TechFak | Wirtschaftsingenieurwesen (Master of Science) | Masterstudiengang Wirtschaftsingenieurwesen (Studienbeginn ab 01.10.2018) | Gesamtkonto | Studienrichtung Maschinenbau | Technische Wahlmodule und Hochschulpraktikum | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [27] **Wirtschaftsingenieurwesen (Master of Science)**  
(Po-Vers. 2018w | TechFak | Wirtschaftsingenieurwesen (Master of Science) | Masterstudiengang Wirtschaftsingenieurwesen (Studienbeginn ab 01.10.2018) | Gesamtkonto | Studienrichtung Elektrotechnik | Technische Wahlmodule und Hochschulpraktikum | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [28] **Wirtschaftsingenieurwesen (Master of Science)**  
(Po-Vers. 2021w | TechFak | Wirtschaftsingenieurwesen (Master of Science) | Masterstudiengang Wirtschaftsingenieurwesen Studienrichtung Elektrotechnik (Studienbeginn ab 01.10.2021) | Studienrichtung Elektrotechnik | Technische Wahlmodule und Hochschulpraktikum | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)
- [29] **Wirtschaftsingenieurwesen (Master of Science)**  
(Po-Vers. 2021w | TechFak | Wirtschaftsingenieurwesen (Master of Science) | Masterstudiengang Wirtschaftsingenieurwesen Studienrichtung Maschinenbau (Studienbeginn ab 01.10.2021) | Studienrichtung Maschinenbau | Technische Wahlmodule und Hochschulpraktikum | Technische Wahlmodule | Hardware-Beschreibungssprache VHDL)

---

#### Studien-/Prüfungsleistungen:

Hardware-Beschreibungssprache VHDL (Prüfungsnummer: 67501)

(englische Bezeichnung: VHDL Hardware Description Language)

Prüfungsleistung, Klausur, Dauer (in Minuten): 60

Anteil an der Berechnung der Modulnote: 100%

Erstabelleung: SS 2021, 1. Wdh.: WS 2021/2022

1. Prüfer: Jürgen Frickel

---

**Organisatorisches:**

**Online-Angebot** Material der LV auf StudOn vorhanden <https://www.studon.fau.de/crs3210037.html>

- Zoom-Live-Meetings für Labs (How-to-Do)
- teilweise Zoom-Live bzw. Video-Aufzeichnungen der Vorlesung.

Für Labs@Home müssen Stud. die verwendete Design-Software auf eigenem Rechner installieren. Stud. bekommen vom LIKE je ein FPGA-Board für Dauer des Semesters leihweise zur Verfügung gestellt. Hilfe bei Labs durch Debuggen/Verbessern von HDL-Code durch Dozent bzw. Tutor.

**Bemerkungen:**

Anmeldung über StudOn, begrenztes Platzangebot